



ПРАКТИЧНА ЕЛЕКТРОНІКА

Робоча програма навчальної дисципліни (Силабус)

Реквізити навчальної дисципліни

Рівень вищої освіти	Перший (бакалаврський)
Галузь знань	F Інформаційні технології
Спеціальність	F7 Комп'ютерна інженерія
Освітня програма	Комп'ютерні системи та мережі
Статус дисципліни	Нормативна
Форма навчання	Заочна
Рік підготовки, семестр	2 курс, осінній семестр
Обсяг дисципліни	150 годин (4 годин – Лекції, 4 годин – Лабораторні, 142 годин – СРС)
Семестровий контроль/ контрольні заходи	Іспит, МКР
Розклад занять	https://schedule.kpi.ua/
Мова викладання	Українська
Інформація про керівника курсу / викладачів	Лектор: к.т.н., доцент, Шимкович Володимир Миколайович, v.shymkovych@kpi.ua , @volodymyr_shymkovych моб. +38(097)602-51-73 Лабораторні: к.т.н., доцент, Шимкович Володимир Миколайович, v.shymkovych@kpi.ua , @volodymyr_shymkovych моб. +38(097)602-51-73
Розміщення курсу	https://classroom.google.com/c/ODcwODAyNDgyOTgz?cjc=o3fxpswc

1. Опис навчальної дисципліни, її мета, предмет вивчення та результати навчання

Опис дисципліни. При проходженні даної дисципліни, студенти познайомляться з методами розрахунку, моделювання, аналізу та синтезу електронних пристроїв для мікропроцесорних та комп'ютеризованих інформаційних систем. На лабораторних заняттях опанують моделювання окремих електронних елементів та пристроїв.

Метою навчальної дисципліни є формування та закріплення у студентів наступних компетентностей:

- ЗК03 – здатність застосовувати знання у практичних ситуаціях;
- ФК05 – Здатність використовувати засоби і системи автоматизації проектування до розроблення компонентів комп'ютерних систем та мереж, Інтернет додатків, кіберфізичних систем тощо;
- ФК14 – здатність проектувати системи та їхні компоненти з урахуванням усіх аспектів їх життєвого циклу та поставленої задачі, включаючи створення, налаштування, експлуатацію, технічне обслуговування та утилізацію;
- ФК16 – здатність проектувати, розробляти, впроваджувати та обслуговувати програмно-апаратне забезпечення для високопродуктивних комп'ютерів та комп'ютерних систем (паралельних, вбудованих, розподілених) та їх складових на сучасній елементній базі (зокрема, ПЛІС) з використанням систем автоматизованого проектування;
- ФК17 – здатність проектувати, впроваджувати, адмініструвати та обслуговувати глобальні та локальні комп'ютерні мережі на основі нових технологій, зокрема, інтелектуальні програмно-конфігуровані мережі (SDN);
- ПРН1 – знати і розуміти наукові положення, що лежать в основі функціонування комп'ютерних засобів, систем та мереж;
- ПРН2 – мати навички проведення експериментів, збирання даних та моделювання в комп'ютерних системах;
- ПРН3 – знати новітні технології в галузі комп'ютерної інженерії;
- ПРН9 – вміти застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення технічних задач спеціальності;
- ПРН10 – вміти розробляти програмне забезпечення для вбудованих і розподілених застосувань, мобільних і гібридних систем, розраховувати, експлуатувати, типове для спеціальності обладнання;
- ПРН12 – вміти ефективно працювати як індивідуально, так і у складі команди.
- ПРН13 – вміти ідентифікувати, класифікувати та описувати роботу комп'ютерних систем та їх компонентів;
- ПРН22 – виконувати проектування та розрахунки параметрів складових компонентів комп'ютерів та комп'ютерних систем, універсального та спеціального призначення, локальних та глобальних комп'ютерних мереж, мережі Інтернет, Інтернету речей.

Предмет навчальної дисципліни: основні аналогові, імпульсні та цифрові електронні елементи та пристрої.

2. Пререквізити та постреквізити дисципліни (місце в структурно-логічній схемі навчання за відповідною освітньою програмою).

Пререквізити: вміти користуватися комп'ютером, знати архітектуру обчислювальної машини.

Постреквізити: розрахунок, моделювання, аналіз та синтез електронних пристроїв.

Після проходження дисципліни студенти зможуть виконувати: розрахунки електронних пристроїв; налагодження, контроль та обслуговування електронних пристроїв; моделювання електронних пристроїв; аналіз та синтез цифрових електронних пристроїв; використовувати

сучасні електронні елементи та пристрої при проектуванні комп'ютеризованих та мікропроцесорних систем.

3. Зміст навчальної дисципліни

Лекційні заняття

Розділ 1. Аналогова електроніка

Тема 1.1. Напівпровідникові діоди

Тема 1.2. Транзистори

Тема 1.3. Тиристори

Тема 1.4. Оптоелектронні пристрої

Тема 1.5. Мікроелектроніка

Тема 1.6. Підсилювачі змінного струму

Тема 1.7. Підсилювачі постійного струму

Тема 1.8. Операційні підсилювачі

Тема 1.9. Підсилювачі потужності

Тема 1.10. Електричні фільтри

Тема 1.11. Генератори синусоїдальних коливань

Тема 1.12. Джерела живлення електронних схем

Розділ 2. Імпульсні електронні пристрої

Тема 2.1. Диференціюючі кола

Тема 2.2. Інтегруючі кола

Тема 2.3. Діодні ключі

Тема 2.4. Тиристорні ключі

Тема 2.5. Обмежувачі напруги

Тема 2.6. Транзисторні ключі

Тема 2.7. Імпульсні тригери

Тема 2.8. Аналогові компаратори

Тема 2.9. Генератори прямокутних імпульсів

Тема 2.10. Генератори напруги, що змінюється лінійно (ГНЗЛ)

Тема 2.11. Пристрої перетворення рівнів

Розділ 3. Цифрові електронні пристрої

Тема 3.1. Основні поняття комп'ютерної електроніки

Тема 3.2. Застосування булевої алгебри при аналізі і синтезі цифрових електронних схем

Тема 3.3. Практична реалізація логічних функцій

Тема 3.4. Комбінаційні цифрові пристрої (КЦП)

Тема 3.5. Послідовні цифрові електронні пристрої (ПЦЕП)

Розділ 4. Аналого-цифрові та цифро-аналогові перетворювачі

Тема 4.1. Аналого-цифрові перетворювачі

Лабораторні роботи

1. Дослідження біполярних та польових транзисторів
2. Дослідження операційних підсилювачів
3. Дослідження діодних та транзисторних ключів
4. Дослідження імпульсних тригерів, аналогових компараторів та схем формування рівнів
5. Дослідження генераторів прямокутних та пилоподібних імпульсів
6. Дослідження аналого-цифрових перетворювачів (АЦП)
7. Дослідження цифро-аналогових перетворювачів (ЦАП)
8. Реалізація транзисторних ключів для Arduino
9. Реалізація аналогового компаратора на базі Arduino

4. Навчальні матеріали та ресурси

Базова література

1. Комп'ютерна електроніка [Електронний ресурс]: підручник для студ. спеціальності 126 «Інформаційні системи та технології», спеціалізації «Інтегровані інформаційні системи» / А.О. Новацький ; КПІ ім. Ігоря Сікорського. – Електронні текстові дані (1 файл: 80.9 Мбайт). – Київ : КПІ ім. Ігоря Сікорського, 2018. – 468 с.
2. Комп'ютерна електроніка: Лабораторний практикум [Електронний ресурс]: навч. посіб. для студ. Освітньої програми «Інтегровані інформаційні системи» спеціальності 126 «Інформаційні системи та технології», / КПІ ім. Ігоря Сікорського; уклад.: А.О. Новацький. – Електронні текстові дані (1 файл: 13.8 Мбайт). – Київ : КПІ ім. Ігоря Сікорського, 2018. – 416 с.
3. Електроніка і мікропроцесорна техніка Частина 1 Комп'ютерна електроніка [Електронний ресурс]: курс лекцій: навч. посіб. для здобувачів ступеня бакалавра за спец. 126 – «Інформаційні системи та технології» / КПІ ім. Ігоря Сікорського ; уклад.: А. О. Новацький. – Електрон. текст. дані (1 файл). – Київ : КПІ ім. Ігоря Сікорського, 2024. – 301с.

Допоміжна література

4. Бойко В. І. Аналогова схемотехніка та імпульсні пристрої / В. І. Бойко та ін. – Київ : Вища шк., 2004.
5. Бойко В. І. Схемотехніка електронних систем. В 2 Кн. Кн. 2. Цифрова схемотехніка / В. І. Бойко, А. М. Гуржій, В. Я. Жуйков та ін. – «Вища школа», 2004.
6. Гніліцький В. В. Є. С. Купкін, А. О. Новацький. Аналогова електроніка : навч. посіб. / Житомир : ЖДТУ, 2012.
7. Новацький А. О. Імпульсна та цифрова електроніка : навч. посіб. / А. О. Новацький. – Київ : НТУУ «КПІ», 2014.
8. Руденко В. С. Промислова електроніка / В. С. Руденко, В. Я. Ромашко, В. В. Трифонюк. – Київ : Либідь, 1993.

5. Методика опанування навчальної дисципліни (освітнього компонента)

Лекційні заняття

№ з/п	Назва теми лекції та перелік основних питань
1	Розділи 1-2. Теми 1.1-2.7. Лекція 1. Короткий огляд компонентів комп'ютерної електроніки. Їх основні характеристики та властивості. Напівпровідникові діоди, транзистори, тиристори, оптоелектронні пристрої, підсилювачі змінного та постійного струму, операційні підсилювачі та підсилювачі потужності, електричні фільтри, генератори синусоїдальних коливань та джерела живлення електронних схем. Призначення, особливості застосування, основні параметри та види імпульсних сигналів та пристроїв. Диференціюючі та інтегруючі кола. Діодні та тиристорні ключі. Обмежувачі напруги. Транзисторні ключі.
2	Розділи 2-4. Теми 2.7 – 4.2. Лекція 2. Короткий огляд компонентів комп'ютерної електроніки. Їх основні характеристики та властивості. Симетричні та несиметричні тригери. Аналогові компаратори. Генератори прямокутних та пілкоподібних імпульсів. Основні поняття комп'ютерної електроніки. Дискретизація аналогових сигналів. Застосування алгебри логіки (Булевої алгебри) при аналізі і синтезі ЦЕП. Практична реалізація логічних функцій. Комбінаційні цифрові пристрої. Тригери. Регістри. Лічильники. Подільники частоти. Розподільники. Аналого-цифрові перетворювачі. Цифро-аналогові перетворювачі.

Лабораторні заняття

№ з/п	Назва лабораторної роботи (комп'ютерного практикуму)	Кількість ауд. годин
1	Отримання завдання на лабораторні роботи на теми: 1. Дослідження біполярних та польових транзисторів 2. Дослідження операційних підсилювачів 3. Дослідження діодних та транзисторних ключів. Реалізація транзисторних ключів для Arduino 4. Дослідження імпульсних тригерів, аналогових компараторів та схем формування рівнів. Реалізація аналогового компаратора на базі Arduino 5. Дослідження генераторів прямокутних та пілкоподібних імпульсів 6. Дослідження аналого-цифрових перетворювачів (АЦП) 7. Дослідження цифро-аналогових перетворювачів (ЦАП)	2
2	Захист лабораторних робіт	2

Самостійна робота студента

№ з/п	Назва теми, що виноситься на самостійне опрацювання	Кількість годин СРС
1	Тема 1.1. Напівпровідникові діоди	4
2	Тема 1.2. Транзистори	4
3	Тема 1.3. Тиристори	4
4	Тема 1.4. Оптоелектронні пристрої	5
5	Тема 1.5. Мікроелектроніка	3
6	Тема 1.6. Підсилювачі змінного струму	4
7	Тема 1.7. Підсилювачі постійного струму	4
8	Тема 1.8. Операційні підсилювачі	4
9	Тема 1.9. Підсилювачі потужності	3
10	Тема 1.10. Електричні фільтри	4
11	Тема 1.11. Генератори синусоїдальних коливань	4
12	Тема 1.12. Джерела живлення електронних схем	3
13	Тема 2.1. Диференціюючі кола	3
14	Тема 2.2. Інтегруючі кола	4
15	Тема 2.3. Діодні ключі	4
16	Тема 2.4. Тиристорні ключі	3
17	Тема 2.5. Обмежувачі напруги	4
18	Тема 2.6. Транзисторні ключі	3
19	Тема 2.7. Імпульсні тригери	4
20	Тема 2.8. Аналогові компаратори	4
21	Тема 2.9. Генератори прямокутних імпульсів	3
22	Тема 2.10. Генератори пилкоподібних імпульсів	4
23	Тема 2.11. Пристрої перетворення рівнів	3
24	Тема 3.1. Основні поняття комп'ютерної електроніки	4
25	Тема 3.2. Застосування алгебри логіки (Булевої) алгебри при аналізі і синтезі ЦЕП	4
26	Тема 3.3. Практична реалізація логічних функцій	3
27	Тема 3.4. Комбінаційні цифрові пристрої	4
28	Тема 3.5. Послідовні цифрові пристрої	3
29	Тема 4.1. Аналого-цифрові перетворювачі	3
30	Тема 4.2. Цифро-аналогові перетворювачі	4
31	Підготовка до МКР	2
31	Підготовка до іспиту	30
32	Всього	142

Політика та контроль**5. Політика навчальної дисципліни (освітнього компонента)**

Система вимог, які ставляться перед студентом:

- відвідування лекційних та лабораторних занять є обов'язковою складовою вивчення матеріалу;
- на лекції викладач користується власним презентаційним матеріалом; використовує

відповідні додатки для викладання матеріалу поточної лекції, додаткових ресурсів, лабораторних робіт та інше; викладач відкриває доступ до певної директорії гугл-диска для скидання електронних лабораторних звітів;

- на лекції заборонено відволікати викладача від викладання матеріалу, усі питання, уточнення та ін. студенти задають в кінці лекції у відведений для цього час;
- лабораторні роботи захищаються у два етапи – перший етап: студенти виконують завдання на допуск до захисту лабораторної роботи; другий етап – захист лабораторної роботи. Бали за лабораторну роботу враховуються лише за наявності електронного звіту;
- для виконання лабораторних робіт встановлюються строки здачі, строки здачі уточнюються і оприлюднюються викладачем на початку семестру;
- заохочувальні бали виставляються за: активну участь на лекціях; участь у факультетських та інститутських олімпіадах з навчальних дисциплін, участь у конкурсах робіт, підготовка оглядів наукових праць; презентацій по одній із тем СРС дисципліни, створення додаткових навчальних матеріалів по дисципліні тощо. Кількість заохочуваних балів не більше 10.

Дистанційний режим навчання. У разі запровадження обмежень на відвідування університету, пов'язаних з введенням карантину або режиму воєнного стану в державі, освітній процес здійснюється у дистанційному режимі відповідно до Положення про дистанційне навчання в КПІ ім. Ігоря Сікорського (<https://osvita.kpi.ua/index.php/node/188>), Регламенту організації освітнього процесу в дистанційному режимі (<https://profkom.kpi.ua/reglament-organizatsiyi-osvitnogo-protsesu-v-distantsiynomu-rezhimi>) та Регламенту проведення семестрового контролю в дистанційному режимі (<https://osvita.kpi.ua/node/148>). У режимі дистанційного навчання заняття відбуваються у вигляді онлайн-конференції на платформах BigBlueButton, Google Meet, Zoom. Посилання на конференцію видається на початку семестру і розміщується в АС «Електронний кампус». З метою забезпечення якісної підготовки здобувачів, дистанційний курс дисципліни розміщено на Платформа дистанційного навчання «Сікорський» (<https://www.sikorsky-distance.org>). Результати оцінювання висвітлюють у АС «Електронний кампус» на особистій сторінці здобувача (<https://ecampus.kpi.ua>).

Правила поведінки на заняттях. На заняттях слід дотримуватись норм етичної поведінки визначених у Кодексі честі Національного технічного університету України «Київський політехнічний інститут імені Ігоря Сікорського» (<https://kpi.ua/code>). На території університету здобувачі мають поводити себе відповідно до Правил внутрішнього розпорядку (<https://kpi.ua/admin-rule>).

Визнання результатів навчання, набутих у неформальній/інформальній освіті. Положення про визнання результатів навчання, набутих у неформальній / інформальній освіті (<https://osvita.kpi.ua/index.php/node/179>) регламентує визнання результатів навчання, набутих у неформальній/інформальній освіті:

– у разі навчання на неформальній освіті, яку студент обрав самостійно і хоче зарахувати результати навчання в рамках дисципліни, проходиться процедура валідації, що передбачає подання здобувачем заяви на ім'я декана, декларації підтверджувальних документів; рішення про визнання чи не визнання приймається комісією у складі завідувача кафедри, викладача, гаранта освітньо-професійної програми;

– за рішенням викладача окремі змістовні модулі або теми дисципліни можуть бути зараховані на підставі результатів проходження здобувачем онлайн-курсу або іншого елементу неформальної освіти; перелік завдань та елементів неформальної освіти визначається викладачем заздалегідь і розміщується на платформі дистанційного навчання «Сікорський», про що студенти повідомляються на початку семестру; у цьому випадку здобувач звільняється від виконання відповідних завдань і отримує максимальний бал згідно з рейтинговою системою оцінювання.

Політика використання штучного інтелекту. Використання штучного інтелекту регламентується «Політикою використання штучного інтелекту для академічної діяльності в КПІ ім. Ігоря Сікорського» (<https://osvita.kpi.ua/node/1225>). Усі завдання, як під час виконання навчальних завдань з дисципліни, так і індивідуальні завдання, мають бути результатом власної оригінальної роботи здобувача. Використання ШІ для автоматичної генерації відповідей без подальшого їх аналізу та доопрацювання заборонено.

Порушення академічної доброчесності: використання плагіату. У разі виявлення фактів використання плагіату під час виконання навчальних завдань, студент втрачає право на подальше виконання поточних завдань у межах навчальної дисципліни до з'ясування обставин порушення. Студент зобов'язаний аргументовано пояснити причини використання плагіату, а також засвідчити готовність дотримуватись принципів академічної доброчесності в подальшому навчанні (письмово у вигляді пояснювальної записки); повторно виконати завдання або, за потреби, виконати додаткове завдання відповідно до бачення викладача з урахуванням вимог щодо самостійності.

Зазначені дії регламентуються Кодексом честі Національного технічного університету України «Київський політехнічний інститут імені Ігоря Сікорського» (<https://kpi.ua/code>).

6. Види контролю та рейтингова система оцінювання результатів навчання (PCO)

Рейтинг студента з дисципліни складається з балів, що він отримує за:

- 1) виконання та захист 7 лабораторних робіт;

Система рейтингових (вагових) балів та критерії оцінювання

Лабораторні роботи (Рл)

Ваговий бал – 5 за лабораторну роботу. Максимальна кількість балів за всі лабораторні роботи дорівнює:

5 балів x 7 робіт = 35 балів:

«відмінно», повна відповідь на питання під час захисту (не менш ніж 90% потрібної інформації) та оформлений належним чином протокол до лабораторної роботи – 5 балів;

«добре», достатньо повна відповідь на питання під час захисту (не менш ніж 75% потрібної інформації) та оформлений належним чином протокол до лабораторної роботи – 4 балів;

«задовільно», неповна відповідь на питання під час захисту (не менш ніж 60% потрібної інформації), незначні помилки та оформлений належним чином протокол до лабораторної роботи – 3 бали;

«незадовільно», незадовільна відповідь та/або не оформлений належним чином протокол до лабораторної роботи – 0 балів.

Заохочувальні (R_s) бали від 2 до 4 нараховуються за:

- модернізацію лабораторних робіт;
- виконання завдань із удосконалення дидактичних матеріалів з дисципліни, розробку нових матеріалів, проведення наукових досліджень за темами дисципліни та інше.

Модульна контрольна робота:

Ваговий бал – 15. Модульна контрольна робота (МКР) виконуються протягом семестру на одному з лекційних занять.

Розрахунок шкали (R) рейтингу:

Максимальна сума вагових балів контрольних заходів протягом семестру складає:

$$R_C = 7 \cdot R_L + МКР = 50.$$

Екзаменаційна складова шкали дорівнює 50%, а саме:

$$R_E = R_C \cdot 0,5 / (1 - 0,5) = 50 \text{ балів.}$$

Таким чином, рейтингова шкала з дисципліни складає

$$R_D = R_C + R_E = 50 + 50 = 100 \text{ балів.}$$

Необхідною умовою допуску до екзамену є:

виконання 7 лабораторних робіт на оцінку не нижче ніж “задовільно”.

На рисунку 1 наведено схему функціонування рейтингової системи оцінювання (PCO), для отримання оцінки по освітньому компоненту «Практична електроніка».



Рисунок 1 – Схема функціонування рейтингової системи оцінювання (PCO), для отримання оцінки по освітньому компоненту «Практична електроніка»

Критерії екзаменаційного оцінювання:

Екзаменаційне завдання складається з двох частин: практичної та теоретичної. В практичній частині екзаменаційної роботи необхідно розв'язати задачі, згідно завдання, виданого викладачем.

Ваговий бал практичної частини екзаменаційної роботи – 20 балів.

Критерії оцінювання якості практичної частини роботи:

“відмінно”, повна відповідь (не менше 95% потрібної інформації);	18,75-20 балів
“добре”, достатньо повна відповідь (не менше 75% потрібної інформації, або незначні неточності);	13,75 - 18,74 балів
“задовільно”, неповна відповідь (не менше 60% потрібної інформації та деякі помилки);	10-13,74 балів
“незадовільно”, незадовільна відповідь.	< 10 балів

Ваговий бал теоретичної частини екзаменаційної роботи – 30 балів.

Критерії оцінювання якості теоретичної частини роботи:

“відмінно”, повна відповідь (не менше 95% потрібної інформації);	23,75-30 балів
“добре”, достатньо повна відповідь (не менше 75% потрібної інформації, або незначні неточності);	18,75 -23,74 балів

“відмінно”, повна відповідь (не менше 95% потрібної інформації);	23,75-30 балів
“задовільно”, неповна відповідь (не менше 60% потрібної інформації та деякі помилки);	15-18,74 балів
“незадовільно”, незадовільна відповідь.	< 15 балів

У підсумку за складання практичної та теоретичної частини екзаменаційного завдання студент отримує:

“відмінно”	47,5-50 балів
“дуже добре”	43,5 -47,4 балів
“добре”	37,5-43,4 балів
“задовільно”	32,5-37,4 балів
“достатньо”	30-32,4 балів
“незадовільно”	< 30 балів

Для отримання студентом відповідних оцінок -його рейтингова оцінка RD переводиться в оцінку згідно з таблицею:

Кількість балів	Оцінка
100-95	Відмінно
94-85	Дуже добре
84-75	Добре
74-65	Задовільно
64-60	Достатньо
Менше 60	Незадовільно
Не виконані умови допуску	Не допущено

Додаткова інформація з дисципліни (освітнього компонента)

Перелік теоретичних питань, які виносяться на семестровий контроль наведено у Додатку 1

Робочу програму навчальної дисципліни (Силабус):

Складено доцент кафедри обчислювальної техніки ФІОТ, к.т.н., Шимкович Володимир Миколайович

Ухвалено кафедрою обчислювальної техніки ФІОТ (протокол № 18 від 24.06.2026 р.)

Погоджено Методичною комісією факультету (протокол № 12 від 26.06.2026 р.)

Додаток 1

Питання до іспиту

1. Пояснити принцип дії стабілітрону.
2. Описати ідею керування ДПТ за допомогою ШІМ на тиристорах.
3. Пояснити, як працює ГТІ на двох інверторах, привести часові діаграми роботи.
4. Наведіть та поясніть вольт-амперну характеристику (ВАХ) р-п-переходу.
5. Пояснити застосування ТШ в якості порогового пристрою.
6. Аналіз і синтез КЦП. Основні етапи синтезу КЦП. Приклад синтезу елемента «Мажоритарність» і його застосування.
7. Назвіть та поясніть основні режими роботи БТ.
8. Пояснити застосування ТШ в якості формувача імпульсів.
9. Шифратори і дешифратори, основні схеми і принцип дії.
10. Поясніть принцип дії польових транзисторів (ПТ) із затвором у вигляді р-п-переходу та ізольованим затвором.
11. Описати початковий стан чекаючого МВ на ІМС ОП при включенні живлення.
12. Мультиплексори і демюльтиплексори, основні схеми, принцип дії і застосування.
13. Наведіть та порівняйте ВАХ диністора та триністора.
14. Вказати положення робочої точки ТК, закритого у вихідному стані.
15. Суматори і напівсуматори, основні схеми, принцип дії і застосування.
16. Чим відрізняються вентильний та фотодіодний режими роботи фотодіода.
17. Вказати положення робочої точки ТК, відкритого в початковому стані.
18. Цифрові компаратори, основні схеми, принцип дії і застосування.
19. Поясніть умови оптимального узгодження джерела вхідного сигналу та навантаження з параметрами підсилювача.
20. Довести, що в лінійній області передавальної характеристики ІМС ОП $\Delta U_1 \approx \Delta U_2 \approx 0$.
21. Мінімізація логічних функцій. Пояснити алгебраїчний спосіб мінімізації ПФ.
22. Дайте визначення та поясніть призначення зворотних зв'язків (ЗЗ) у підсилювачах.
23. Записати рівняння динаміки біполярного транзистора, включеного за схемою зі СЕ.
24. Пояснити роботу і принцип дії пристрою контролю парності.
25. Як змінюється фаза вхідної напруги у підсилювачі зі СК?
26. Мінімізація логічних функцій. Пояснити використання для цього діаграм Вейча.
27. Як побудувати лінію навантаження для БТ, який включений за схемою із СЕ?
28. Назвати необхідну і достатню умову регенерації (виникнення стрибків) в імпульсних схемах.
29. ПЦП. Тригери, класифікація тригерів.
30. Що відбувається з фазою вхідної напруги підсилювача на БТ, який включений за схемою із СЕ? Відповідь поясніть.
31. Описати роботу мікросхеми ЦАП К572ПА1.
32. АЦП. Визначення АЦП, його призначення, особливості застосування.
33. Дайте визначення операційному підсилювачу та опишіть його основні параметри.
34. Описати роботу автоколивальних МВ на ІМС ОП. Пояснити схему і часові діаграми роботи. Вивести основні розрахункові співвідношення.
35. Асинхронні RS-тригери, позначення і застосування. Привести і пояснити принципові схеми і таблиці істинності.
36. Наведіть та поясніть передатну (амплітудну) характеристику ОП.

37. Пояснити роботу чекаючого МВ на ІМС ОП. Описати схему та часові діаграми роботи. Вивести основні розрахункові співвідношення.
38. АЦП К1113 ПВ1. Часові діаграми роботи.
39. Які властивості має ОП, який охоплений від'ємним ЗЗ?
40. АК з ДЗЗ (регенеративний компаратор). Описати схему та часові діаграми роботи. Вказати переваги і недоліки.
41. Т-тригери, позначення і застосування. Привести і пояснити принципові схеми, таблиці істинності і часові діаграми роботи.
42. Пояснити схему, основні параметри інвертуючого підсилювача на основі ІМС ОП.
43. Навести приклади схем ФР, виконаних на дискретних елементах, описати їх роботу, використовуючи часові діаграми роботи.
44. D-тригери, позначення і застосування. Привести і пояснити принципові схеми, таблиці істинності і часові діаграми роботи.
45. Пояснити схему, основні параметри неінвертуючого підсилювача на основі ІМС ОП.
46. Пояснити роздільний і рахунковий запуск в схемах тригерів.
47. JK-тригери, позначення і застосування. Привести і пояснити принципові схеми, таблиці істинності і часові діаграми роботи.
48. Наведіть та пояснити схеми повторювачів на основі ІМС ОП.
49. Схема асинхронного RS - тригера на БТ. Вихідний стан схеми при включенні живлення. Баланс фаз і баланс амплітуд і їх вплив на роботу тригера.
50. Регістри, їхнє призначення і застосування. Паралельні регістри. Привести схеми і пояснити їхню роботу.
51. Пояснити схему, основні параметри диференціатора та інтегратора на основі ІМС ОП.
52. Пояснити принцип дії електронних ключів на тиристорах. Описати схему, характеристики та застосування.
53. Регістри, їхнє призначення і застосування. Послідовні зсуваючі регістри. Привести і пояснити схеми і часові діаграми роботи.
54. Дайте визначення та пояснити призначення підсилювача потужності (ПП).
55. Описати роботу ТК на польовому МОН-транзисторі. Спрощена структура, характеристики, особливості застосування та властивості МОН-польового транзистора.
56. Регістри, їхнє призначення і застосування. Послідовно-паралельні і паралельно-послідовні регістри.
57. Пояснити особливості побудови безтрансформаторних ПП.
58. Описати схему ТК з прискорюючим конденсатором і пояснити часові діаграми роботи.
59. Лічильники. Призначення, застосування і класифікація.
60. Дайте визначення електричному фільтру. Загальна характеристика. Види і типи.
61. Проаналізувати роботу ТК, відкритого в початковому стані.
62. Асинхронний двійковий лічильник, що підсумовує, з послідовним перенесенням. Пояснити схему, часові діаграми і таблицю, що показує його роботу.
63. Опишіть принцип побудови і роботи генератора синусоїдальних коливань (ГСК).
64. Проаналізувати роботу ТК, закритого у вихідному стані.
65. Асинхронний двійковий лічильник, що віднімає, із послідовним переносом. Пояснити схему і таблицю, що показує його роботу.
66. Назвіть та пояснити умови збудження RC-автогенератора.
67. Пояснити принцип дії транзисторного ключа на n-p-n-біполярному транзисторі, який керується різнополярними імпульсами.

68. Асинхронні реверсивні двійкові лічильники з послідовним перенесенням. Пояснити роботу схем.
69. Наведіть схему та поясніть роботу ГСК на основі операційного підсилювача та моста Віна.
70. Пояснити роботу біполярного транзистора в ключовому режимі.
71. Синхронний лічильник з наскрізним перенесенням. Пояснити роботу схем.
72. Дайте визначення джерелам живлення електричних схем. Їх види.
73. Біполярний транзистор. Спрощена структура. Схема зі СЕ. Статичні і динамічні характеристики. Робоча точка. Області. Режими роботи.
74. Логічні елементи з відкритим колектором. Пояснити їхні переваги і застосування.
75. Дайте визначення напівпровідниковому діоду (НД). Принцип роботи. Види і типи НД.
76. Описати часові діаграми роботи двосторонніх обмежувачів амплітуди на паралельних ДК при подачі на вхід синусоїдальної напруги.
77. Десяткові лічильники. Пояснити роботу схем.
78. Які процеси називають: рекомбінацією, інжекцією та екстракцією?
79. Описати послідовні діодні ключі при $U_{пор} \neq 0$. Схеми. Передавальні характеристики. Співвідношення елементів схеми.
80. Опишіть логічні елементи із третім станом, їхнє призначення, принцип дії.
81. Чим відрізняються біполярні та уніполярні транзистори?
82. Пояснити роботу паралельних ДК при $U_{пор} \neq 0$. Передавальні характеристики. Співвідношення елементів схеми.
83. Дільники частоти. Привести схеми і пояснити принцип дії.
84. Поясніть роботу БТ в активному режимі.
85. Пояснити роботу пасивного ІК при подачі на вхід послідовності ідеальних прямокутних імпульсів.
86. АЦП послідовного наближення. Структурна схема, принцип дії.
87. Способи керування тиристорами.
88. Для ДК, на вхід якого надходять трапецеїдальні імпульси, вказати таке співвідношення $t_{зр}$, t_f , t_i і $\tau_{диф}$, при якому коло стає перехідним (прохідним). Поясніть цей факт.
89. Розподільувачі. Привести схему і пояснити часові діаграми роботи.
90. Дайте визначення підсилювача електричних сигналів.
91. Пояснити роботу пасивного ДК при подачі на вхід трапецеїдальних імпульсів в залежності від співвідношення $t_{зр}$, t_f , t_i і $\tau_{диф}$.
92. Особливості включення АЦП до мікропроцесорної системи.
93. Назвіть та поясніть основні технічні параметри підсилювачів.
94. Пояснити роботу пасивного ДК при подачі на вхід ідеальних прямокутних імпульсів в залежності від співвідношення t_i і $\tau_{диф}$.
95. Синхронні RS-тригери, позначення і застосування. Привести і пояснити принципові схеми і таблиці істинності.
96. Наведіть та поясніть види спотворень у підсилювачах.
97. Провести аналіз процесів, що відбуваються в пасивному ДК. Описати часові діаграми роботи.
98. Назвіть та опишіть логічні елементи, що реалізують основні логічні функції.
99. Як впливають ЗЗ на основні параметри підсилювачів?
100. Описати приклад використання ТШ в якості формувача імпульсів при подачі на вхід напруги довільної форми, наприклад, синусоїдальної.
101. Привести позначення і БВ логічної функції І (кон'юнктор). Пояснити принципову схему, таблицю істинності і застосування.

102. Назвіть основні типи кіл ЗЗ у підсилювачах.
103. Дати загальну характеристику несиметричним тригерам (тригери Шмітта). Вказати призначення та застосування.
104. Пояснити мінімізацію ПФ з використанням карт Карно.