**Необхідна інформація для запису в архів електронних ресурсів ELA KPI (магістри)**

Заповнювати БЕЗ зайвих пробілів та знаків. Приклад заповнення наведений нижче

**Ключові слова:** Кожне ключове слово або словосполучення пишеться з маленької літери через кому. Вносяться всі ключові слова українською та англійською мовами. Не слід писати ключові слова літерами ВЕРХНЬОГО РЕГІСТРУ, якщо в цьому немає потреби, наприклад, WinAPI тощо.

Нижче приведений приклад заповнювання. Особливу увагу потрібно приділити бібліографічному опису. Він повинен бути таким самим, як і в прикладі з відповідними даними без зайвих знаків.

**Шаблон бібліографічного опису**: Прізвище І.І. Тема : магістерська дис. : 123 Комп’ютерна інженерія / Прізвище Ім’я По батькові. – Київ, 2020. – ХХ с. Відповідно, якщо спеціальність інша, замінити на 121 Інженерія програмного забезпечення.

**Приклад:** Юзвіков Б.О. Веб-сервіс для статистичного опрацювання даних на мові Java : магістерська дис. : 123 Комп’ютерна інженерія / Юзвіков Богдан Олексійович. - Київ, 2019. - 34 с.

**Анотацію** потрібно скопіювати з диплому студента. Якщо немає анотації, потрібно скопіювати тіло реферату. БЕЗ назви «реферат», ким виконано тощо. Лише ТІЛО РЕФЕРАТУ. Обов’язково повинен бути на українській мові. Якщо є англійською або російкою, його теж треба додати. Якщо немає, пропустити.

Всі файли необхідно підписувати в такому форматі: **Prizvyshche\_magistr**. Приклад: **Yuzvikov\_magistr**

В стовбчику "Кількість сторінок" - відображати всю (повну) кількість сторінок диплому

БУДЬ ЛАСКА, НЕ ЗМІНЮЙТЕ КІЛЬКІСТЬ ПРОБІЛІВ, ЩО НАВЕДЕНІ У ЗРАЗКУ

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| ПІБ автора | ПІБ керівника | Назва роботи | К-сть сторінок | Бібліографічний опис | Ключові слова | Анотація (укр.) | Анотація (рос.) | Анотація (англ.) | УДК |
| Гаврилюк Олександр Володимирович | Жабін Валерій Іванович | Арифметичний пристрій на ПЛІС для роботи в online режимі в надлишковій системі числення | 88 с. | Гаврилюк О.В. Арифметичний пристрій на ПЛІС для роботи в online режимі в надлишковій системі числення : магістерська дис. : 123 Комп’ютерна інженерія / Гаврилюк Олександр Володимирович. - Київ, 2020. - 88 с. | плаваюча кома, ПЛІС, пристрій, ЕОМ, множення чисел, VHDL, online режим, моделювання | Робота присвячена розробці пристрою для множення чисел з плаваючою комою, реалізованого на ПЛІС. Через зростання актуальності створення обчислювальних системи, головною структурною складовою яких є програмовані логічні інтегральні схеми – ПЛІС, виникає потреба в розробці методів прискорення виконання арифметичних операцій, що виконуються безпосередньо в цифрових обчислювальних машинах. Запропонована структура пристрою дозволяє прискорити існуючі методи множення чисел з плаваючою комою в online режимі за допомогою використання надлишкової двійкової системи числення {-1, 0, 1} та порозрядного введення операндів, або так званої методики «цифра за цифрою» в обчислювальних машинах.  Для реалізації пристрою використовується мова опису апаратури VHDL та САПР Quartus II. Для візуалізації введення даних та демонстрації векторних сигналів під час множення двох чисел застосовується середовище опису і моделювання електронного обладнання ModelSIM. |  | The work is devoted to the development of a device for multiplying numbers with a moving comma, implemented on FPGA. Due to the growing relevance of creating computer systems, the main structural component of which are field programable gate array - FPGA, there is a need to develop methods to accelerate the execution of arithmetic operations performed directly by digital computers.The proposed structure of the device allows to accelerate the existing methods of multiplication of floating point numbers by using redundant binary number system{-1, 0, 1} and bitwise input of operands, or the so-called method "digit by digit" in computers.The device description language VHDL and CAD Quartus II is used to implement the device. ModelSIM electronic equipment description and modeling environment is used to visualize data entry and demonstrate vector signals when multiplying two numbers | 004.04 |